

バイスロータリーソレノイド駆動基板 TSD-R20-2B

絶縁用カバー[※]装備

- 結線部に絶縁用カバーを装備

ディップスイッチを採用

- スwitchの切替のみで任意に通電時間を設定可能



製品の特徴

1 任意に通電時間設定可能

1～511 (ms) の範囲において正転、逆転の通電時間を 1 (ms) 刻みで設定が出来ます。出荷時は T1、T2 共に 14 (ms) に設定してあります。

2 外部とのインターフェースが容易

トリガー入力回路がフォトカプラにて絶縁されており、ソレノイド用電源 V1、V2 と回路電源 Vcc が独立している為、外部とのインターフェースが容易です。

3 耐湿／耐衝撃／耐振動

両面全体にアクリル系のコーティングをしています。

4 省電力

カウンタ／ロジック回路に C-MOS-IC を採用している為、省電力です。また雑音余裕度が大きく回路電源範囲が広く取れます。

製品の仕様

◆ 電気特性

① 定格電圧

ソレノイド電源電圧 (H) V1-GND 1 : DC 12V～DC 48V

(L) V2-GND 1 : DC 12V～DC 48V (但し V1>V2 とする。)

回路電源電圧 VCC-GND 2 : DC 5V±10%

② 定格電流

ソレノイド出力電流
(連続パルス動作時) :

V1、V2 電圧 (V)	トリガパルス周波数 f (Hz)	電流 (A)		
		2	5	8
12 ≤ V1 ≤ 24 12 ≤ V2 < 24 (V1 > V2)	f < 1	○	○	○
	1 ≤ f < 5	○	○	×
	f ≥ 5	○	○	×
24 < V1 ≤ 48 12 < V2 < 48 (V1 > V2)	f < 1	○	○	×
	1 ≤ f < 5	○	○	×
	f ≥ 5	○	×	×
通電率		最大 80 %	最大 50 %	最大 20 %

回路電源電流 : 30 mA 以下 (VCC = DC 5.0V 時)

トリガ入力電流 : DC 7.5 mA Typ. (VIH = DC 48V 時)

③ 動作電圧 トリガ入力電圧 IN+ - IN- :

ハイレベル VIH : DC 12V ~ DC 48V、ロウレベル VIL : DC 0V ~ DC 1.2V

④ 絶縁抵抗 DC 250V メガにて、5MΩ 以上

(V1、V2、GND1) - (VCC、GND 2) 間、(IN+、IN-) - (VCC、GND 2) 間

(IN+、IN-) - (V1、V2、GND 1) 間

⑤ 絶縁耐圧 AC 1000V 50/60Hz 1 分間

(V1、V2、GND 1) - (VCC、GND 2) 間、(IN+、IN-) - (VCC、GND 2) 間

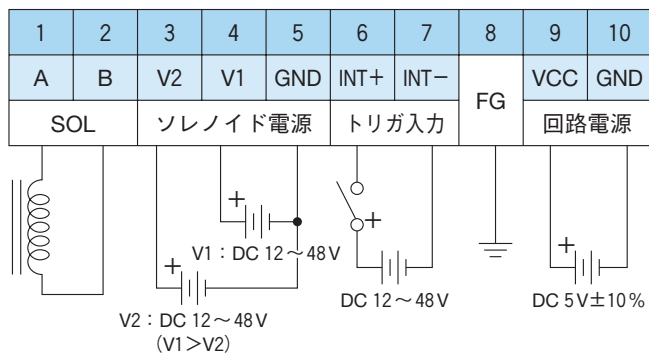
(IN+、IN-) - (V1、V2、GND 1) 間

◆ 通電時間設定方法

9 bit のディップスイッチを 2 進数で設定し、その設定値の 10 進数値が通電時間となります。
正転側は SW1、逆転側は SW2 となります。

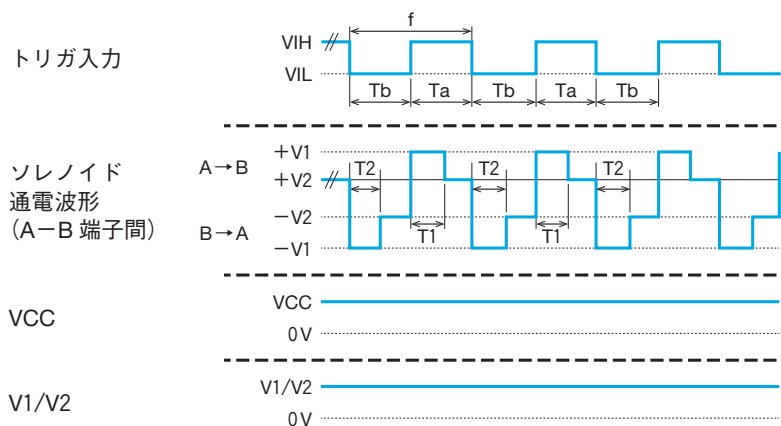
通電時間	ディップスイッチ (SW1、SW2)									備考
	9	8	7	6	5	4	3	2	1	
1 ms	OFF (0)	OFF (0)	OFF (0)	OFF (0)	OFF (0)	OFF (0)	OFF (0)	OFF (0)	ON (1)	
2 ms	OFF (0)	OFF (0)	OFF (0)	OFF (0)	OFF (0)	OFF (0)	OFF (0)	ON (1)	OFF (0)	
3 ms	OFF (0)	OFF (0)	OFF (0)	OFF (0)	OFF (0)	OFF (0)	OFF (0)	ON (1)	ON (1)	
4 ms	OFF (0)	OFF (0)	OFF (0)	OFF (0)	OFF (0)	OFF (0)	ON (1)	OFF (0)	OFF (0)	
5 ms	OFF (0)	OFF (0)	OFF (0)	OFF (0)	OFF (0)	OFF (0)	ON (1)	OFF (0)	ON (1)	
6 ms	OFF (0)	OFF (0)	OFF (0)	OFF (0)	OFF (0)	OFF (0)	ON (1)	ON (1)	OFF (0)	
7 ms	OFF (0)	OFF (0)	OFF (0)	OFF (0)	OFF (0)	OFF (0)	ON (1)	ON (1)	ON (1)	
⋮										
13 ms	OFF (0)	OFF (0)	OFF (0)	OFF (0)	OFF (0)	ON (1)	ON (1)	OFF (0)	ON (1)	
14 ms	OFF (0)	OFF (0)	OFF (0)	OFF (0)	OFF (0)	ON (1)	ON (1)	ON (1)	OFF (0)	(標準)
15 ms	OFF (0)	OFF (0)	OFF (0)	OFF (0)	OFF (0)	ON (1)	ON (1)	ON (1)	ON (1)	
16 ms	OFF (0)	OFF (0)	OFF (0)	OFF (0)	ON (1)	OFF (0)	OFF (0)	OFF (0)	OFF (0)	
⋮										
200 ms	OFF (0)	ON (1)	ON (1)	OFF (0)	OFF (0)	ON (1)	OFF (0)	OFF (0)	OFF (0)	
201 ms	OFF (0)	ON (1)	ON (1)	OFF (0)	OFF (0)	ON (1)	OFF (0)	OFF (0)	ON (1)	
202 ms	OFF (0)	ON (1)	ON (1)	OFF (0)	OFF (0)	ON (1)	OFF (0)	ON (1)	OFF (0)	
203 ms	OFF (0)	ON (1)	ON (1)	OFF (0)	OFF (0)	ON (1)	OFF (0)	ON (1)	ON (1)	
204 ms	OFF (0)	ON (1)	ON (1)	OFF (0)	OFF (0)	ON (1)	ON (1)	OFF (0)	OFF (0)	
205 ms	OFF (0)	ON (1)	ON (1)	OFF (0)	OFF (0)	ON (1)	ON (1)	OFF (0)	ON (1)	
206 ms	OFF (0)	ON (1)	ON (1)	OFF (0)	OFF (0)	ON (1)	ON (1)	ON (1)	OFF (0)	
207 ms	OFF (0)	ON (1)	ON (1)	OFF (0)	OFF (0)	ON (1)	ON (1)	ON (1)	ON (1)	
208 ms	OFF (0)	ON (1)	ON (1)	OFF (0)	ON (1)	OFF (0)	OFF (0)	OFF (0)	OFF (0)	
209 ms	OFF (0)	ON (1)	ON (1)	OFF (0)	ON (1)	OFF (0)	OFF (0)	OFF (0)	ON (1)	
210 ms	OFF (0)	ON (1)	ON (1)	OFF (0)	ON (1)	OFF (0)	OFF (0)	ON (1)	OFF (0)	
⋮										
510 ms	ON (1)	ON (1)	ON (1)	ON (1)	ON (1)	ON (1)	ON (1)	ON (1)	OFF (0)	
511 ms	ON (1)	ON (1)	ON (1)	ON (1)	ON (1)	ON (1)	ON (1)	ON (1)	ON (1)	

◆ 結線方法



※ 端子台 : OTB-754-B-10P (株式会社オサダ)

◆ 動作タイミング



◆ 外形寸法図

